# 

|  |  |  |  |
| --- | --- | --- | --- |
| **Unidade: Guaíba** | **Curso: Engenharia de Computação** | | |
| Disciplina: | Técnicas Digitais | Horário: 13:30-17:00 | sextas |
| Período de realização: | 2016/02 | Carga Horária: | 60 horas |
| Docente: | Adriane Parraga | | |
| Coordenador: | Celso Costa | | |
|  |  | | |

# REGISTRO DE CONTEÚDO TÉCNICO-PEDAGÓGICO

|  |  |  |
| --- | --- | --- |
| **Cronograma/Conteúdo Programático:** | | |
| Data | Carga Horária | Conteúdo Ministrado |
| 05/ago | 4 | Apresentação da disciplina. Álgebra das Variáveis Lógicas. Variáveis e Funções. Revisão. Sistemas de numeração binário, decimal e hexadecimal. Teoremas da Álgebra de Boole. Teorema de De Morgan. Funções AND, OR, XOR, NOT, NOR e NAND. Tabelas Verdade. Simplificação de funções lógicas. Funções Lógicas. Produto de somas e Soma de produtos. Mintermos e Maxtermos |
| 12/ago | 4 | Atividade EAD |
| 19/ago | 4 | Mapas de Karnaugh. Simplificação de funções lógicas. |
| 26/ago | 4 | Circuitos Combinacionais Básicos. Famílias de circuitos lógicos. |
| 02/set | 4 | Decodificadores e Codificadores. Multiplexadores e Demultiplexadores. |
| 09/set | 4 | Flip-Flops, Registradores e Contadores. Exercícios. |
| 16/set | 4 | **Avaliação P1 (prova)** |
| 23/set | 4 | Diagrama de tempos. Flip-Flop JK. JK gatilhado pela borda. Flip-Flop tipo D. Transferência entre registradores. Registrador de deslocamento |
| 30/set | 4 | Contadores assíncronos. Exercícios. |
| 07/out | 4 | Aritmética. Representação de números com sinal. Representação em complemento de dois. Representação em complemento de um. |
| 14/out\*\* | 4 | FERIADO EM GUAÍBA |
| 21/out\*\* | 4 | Siepex - Atividades EAD |
| 28/out \*\* | 4 | FERIADO |
| 04/nov | 4 | Apresentação dos Trabalhos. Transferência entre registradores. Registrador de deslocamento. Contadores. |
| 11/nov | 4 | Aritmética. Representação de números com sinal. Representação em complemento de dois. Representação em complemento de um. |
| 18/nov | 4 | Soma de números binários. Somadores série |
| 25/nov | 4 | Unidade Lógica e Aritmética. Soma em BCD. Soma de números binários. Somadores série |
| 02/dez | 4 | Arquitetura computacional. Somadores paralelos. Unidade Lógica e Aritmética |
| 09/dez | 4 | **Avaliação P2 (prova)** |
| 16/dez | 4 | **Exame** |

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ Assinatura do Docente

Adriane Parraga Assinatura/carimbo do coordenador do Curso

Data: 20/12/2016